Simulation numérique en électronique Le logiciel LTSpice

1 Présentation

1.1 Introduction

LTspice est un logiciel de simulation gratuit de circuits électroniques. Il est basé sur le moteur informatique Spice développé dans les années 70 à l'université de Californie (Berkeley) par l'équipe de Ron Rohrer. Il est disponible gratuitement sur le site anglais de la société Linear Technology: http://www.linear.com/designtools/software/

Le programme LTspice permet d'effectuer des simulations de circuits électroniques contenant des :

- Résistances, Condensateurs, Selfs, inductances Mutuelles, lignes de transmission
- Sources de tension et courant indépendantes ou contrôlées
- Diodes, Transistors bipolaires, transistors FET et MOS.
- Composants électroniques complexes : amplificateurs opérationnels, circuits logiques
- Et des Tubes...

Les simulations permettent de faire au choix :

- L'Analyse du fonctionnement en continu du montage (point de repos)
- L'analyse temporelle (réponse temporelle à une excitation)
- L'analyse fréquentielle (réponse en fréquence du montage)
- L'analyse du bruit

Linear Technology améliore de manière régulière le logiciel LTspice, ce qui en fait un outil fiable et à jour. Par ailleurs de nombreux fabricants concurrents comme Texas Instrument, proposent des modèles Spice de leurs composants (comme le TL081 par exemple).

1.2 Les différentes étapes d'utilisation du logiciel LTSpice

L'utilisation du logiciel se fait en trois étapes :

- 1. Saisie du schéma
- 2. Simulation
 - (a) Choix et paramétrage de la simulation
 - (b) Exploitation des résultats

Après ces étapes, l'utilisateur rentre dans un mode itératif de modification du schéma ou du paramétrage de la simulation jusqu'à obtention d'un résultat satisfaisant

2 Exemple : réponse temporelle et fréquentielle d'un circuit RC

Pour illustre la démarche, nous allons simuler un circuit très simple : un réseau *RC* (résistance, capacité) et allons faire une analyse temporelle (réponse à un signal carré) et fréquentielle (mesure de la bande passante et de la phase).



2.1 Saisie de schémas

Les fichiers associés à un composant électronique On peut classer les composants électroniques en quatre types pour LTspice :

2.1.1 Les composants passifs

Résistances, inductances, capacités. Ces composants ont une ou plusieurs représentations graphiques et un seul modèle électrique qui est intégré à LTspice.

Exemple de la résistance :



2.1.2 Les composants actifs

Les composants actifs : transistor, Thyristor, ALI ... qui ont une représentation graphique et dont le modèle dépend des caractéristiques du composant. La représentation graphique est associée à un nom de composant que vous choisissez. Par exemple le LT1055 est un ALI fabriqué par LT et qui ressemble au TL081 de TI:



En tant que composant nécessitant une alimentation, il ne faudra pas oublier de la fournir.

2.1.3 Les sources

Les diverses sources de courant, tension, etc. qui permettent de stimuler le circuit. Ces « composants » sont configurables . Prenons l'exemple d'une source de tension alternative (1 volt crête, 1000Hz) : on peut la paramétrer pour démarrer après 10 ms et durer 10 cycle :





2.1.4 Les composants complexes

Des composants comme les tubes ou les amplificateur sont plus complexes à configurer.

2.2 Tracer un schéma

Il nous faut décrire les différents éléments que nous pourrons placer. Règles importantes de base :

- Quand on choisit en cliquant dans la barre d'outils sur le composant que l'on veut placer, un clic sur le schéma ajoute le composant, un deuxième clic en ajoute un deuxième...
- Il faut cliquer droit quand on a placé le nombre de composants voulus.
- Ensuite, pour accéder aux propriétés d'un composant, on clique droit sur celui-ci.
- Un circuit doit toujours avoir une masse!

File Eat Hearchy View Simulate Tools Window Hep I a Tools Window Hep I a Tools Shift-F9 As Tools	🗗 LTspice XVII - [Draft1.asc] - 🗆 🗙																											
Image: State of the state	🔨 <u>F</u> ile	Edit Hierarchy V	iew <u>S</u> imula	te <u>T</u> ool	s <u>W</u> ir	ndow	<u>H</u> elp																				- 8	×
Redo Shift+F9 Air Text T P SPICE Directive S SPICE Analysis R R desister IR Capacitor IC S linductor U D Component F2 Botate Cult-R Mirror Cult-R Mirror Cult-R Mirror Cult-R Place BUS tap K Daylicate F5 Duplicate F6 Move F7 Draw Line Draw Line Draw Line R R3	i 🛃 🖬	🖒 Und <u>o</u>	F9	२ 💐		⊈ ≘			<u>%</u>	18	44	۵	3	2	4 C	م	< 4	: 3	\Rightarrow	Ð	Ì	2	0	CH EM	Ê	Aa	qo.	
A E Tet T P SPICE Directive 'S' SPICE Analysis Resistor 'R' Capacitor 'C' Diode 'D' D Component F2 Mirror Ctri-E R1 Place SUS tap Delete F3 Place SUS tap Delete F5 Move F7 Daw Wire F3 Place SUS tap Diade F5 Move F7 Draw Line R3 Draw Line R3 R3 Crit-E R4 R3 R3 R3 R3		⊖ R <u>e</u> do	Shift+F9																									
ap SPCE Directive 'S' SPICE Analysis Pice Entropy of the second of the seco		Aa <u>T</u> ext	'T'			• •	•	•										•			•			•	•			
SPICE Analysis ≷ Resistor R ÷ Capacitor C 3 Inductor L È Diode D Component F2 G Botate Ctrl-E Mirror Ctrl-E Place BUS tap 3 Detete F3 B Duplicate F6 © Move F7 Bate Draw Line Rectangle Circle Arc Line Style Circle		.op SPICE Directive	'S'		-	· ·	•		·			•			-	-	-			·	·	•	•	·		•	•	
Resistor R Capacitor C Inductor U D Component F2 Component F2 Dog Eate Ctrl+R Draw Wire F3 Date GND 'G' Place BVS tap Detete F5 Dog Date F6 Move F7 Date Component F2 Circle F1 Date Component F2 R Date Ctrl+R R Circle F1 R Circle F1 R Circle F1 R Circle F1 R Circle F1 R Circle F1 R Circle F1 R Circle F1 R R R R R R R R R R R R R		SPICE Analysis																										
Capacitor 'C' 3 Inductor 'L' Component F2 Botate Ctri-R Mirror Ctri-E Place BUS tap 2 Delete F5 9 Duplicate F6 2 Dray F8 Draw Line Rat Line Rat Rat Rat Rat Rat Rat Rat Rat		Resistor	'R'																									
3 Inductor Component Component F2 F3 Mirror Ctri-E Place §ND Volume F3 Place §ND Volume F4 Place §ND Volume F7 Place §ND Volume F7 Place §ND F7 Place §ND Volume F7 Place §ND Ketangle Circle Arc Line Rectangle Circle Arc Line Style R3	• •	+ Capacitor	'C'			• •	•	•		•	•	•	•	•	•			•	•	·	•	•			•	•	•	
Diode 00' Component F2 Botate Ctrl+E Mirror Ctrl+E Draw Wire F3 Dace BUS tap Delete F5 Dace BUS tap Deste Draw Line Rectangle Circle Arc Line Style R		3 Inductor	ТĽ																									
D Component F2 P Botate Ctrl+R Draw Wire F3 P Label Net F4 P Place BUS tap Move F7 P aste D Drag F8 Draw Line Rectangle Circle ALI1 ALI1 ALI1 F1 F1 F1 F1 F1 F1 F1 F1 F1 F		文 Diode	'D'	L																								
Image: Solution of the solutio		D- Component	F2	t		• •	·	•	·									•		·	·	·		·	•			
Mirror Ctrl+E Draw Wire F3 Place BUS tap Move F7 Drag F8 Draw Draw Line Rectangle Circle Arc Line Style Ctrl+E R R R Circle Circle Circle	• •	Em <u>R</u> otate	Ctrl+R	>		r i	•		<u> </u>	φ	A		11		•	•	•	•	•	·	·	•	•	•	•	•	•	•
A Draw Wire F3 Libel Net F4 Place GND 'G' Place BUS tap Duplicate F5 Duplicate F6 Move F7 Paste Draw Draw Line Rectangle Gircle Arc Line Style R		E Mirror	Ctrl+E	I				ு		4																		
Image: Given price F4 Place GND G Place BUS tap Delete F5 Delete F6 Move F7 Paste Orag R Draw Line Inne R3 Orag R R		🙋 Draw <u>W</u> ire	F3					Т				_																
Place GND 'G' Place BUS tap © Delete F5 © Duplicate F6 © Drag F8 Draw Line Rectangle ○ Circle Arc Line Style R		D Label Net	F4	\geq	Ď	• •					/	≥											1			1		
Place BUS tap ↓ Delete F5 Delete F6 ↓ Move F7 Paste ↓ Drag F8 Line Rectangle ○ Circle Arc Line Style ↓ Rate		→ Place <u>G</u> ND	'G'	· ·	R			ф-	+• >	1-				•			•											
▶ Delete F5 ▶ Duplicate F6 >> Move F7 ▶ Drag F8 ▶ Dray Line ▶ Circle Arc ↓ Line Style ■		Place BUS tap		Ъ.					<u> </u>	н		Т	11	n/	56													
Image: Baste F6 Image: Dray F8 Image: Dray Line Image: Dray Image: Dray Image: Dray Line Image: Dray Image: Dray		<u>Å D</u> elete	F5	F .						-		•••	1	υ.		,												
Move F7 Paste Drag F8 Draw Line Rectangle Circle Arc Line R3 R R R R		Duplicate	F6											•				•	•		•		1				•	1
Paste ⑦ Drag Draw □ Rectangle ○ Circle △ Arc □ Line Style		Move Move	F7																				•					
O rag F8 Draw □ Rectangle ○ ○ ○ □ Arc □		🖪 Paste		L .						_																		
Draw Line Rectangle Circle Arc Line R3 R R R R R R R R R R		🙄 Dr <u>ag</u>	F8	₩ .						भू																		
Rectangle Circle Arc Line Style R	· ·	Draw		🔪 Line		1	•	•	•	\sim	> c	52)	•	•	•		•	•	•	•			·	•	•	•	
Circle Arc Line Style			· <	Rect	angle				<		. Г	X.																
R R				O Circl	e	- 8				-	_																	
				C Arc		- 11	·	•		/	^ E	5						•		·	·	·		·	•			
······································			$\sim <$	Hine Line	Style			•	<		- Г	Κ.			-	-					·	·	•	•	•	•	•	
				д.						μ.																		
· · · · · · · · · · · · · · · · · · ·				-						-																		
						• •		1		1																•		

Soit sur la barre d'outils soit dans le menu Edit, l'utilisateur a un grand nombre de possibilités pour tracer son circuit :

Undo: annuler la dernière action

Redo: refaire la dernière action

Text: placer un texte sur le schéma. Ceci permet de commenter le schéma et n'a aucune influence sur le comportement de ce dernier.

SPICE Directive: Placer sur le schéma une directive spice qui aura un impact sur le comportement du circuit. Nous reviendrons là-dessus plus tard.

SPICE Analysis: Entrer/modifier une commande de simulation Resistor: placer une nouvelle résistance sur le schéma.

Capacitor(Condensateur): placer un nouveau condensateur sur le schéma.

Inductor (Inductance): placer une nouvelle inductance sur le schéma.

Diode: placer une nouvelle diode sur le schéma.

Component(Composant): Placer un nouveau composant sur le schéma. Cette commande appelle une boîte de dialogue qui vous permet de parcourir et pré-visualiser la base de données de symboles.

Rotate(Tourner): Faire tourner le composant sélectionné.

Mirror(Miroir): Dessiner en miroir le composant sélectionné.

Draw Wire: après avoir positionné la souris, cliquer sur le bouton gauche de la souris pour commencer un fil. Faites défiler la souris en X ou en Y. Chaque clic de souris définit au segment supplémentaire. Cliquer deux fois pour terminer le fil.

Label Net (Nom d'équipotentielle): spécifie le nom d'un noeud ou d'une équipotentielle sur le schéma. Sinon le système générera les noms automatiquement.

Place GND (Placer une masse): Placer une masse sur le circuit (le noeud N° 0).

Delete (supprimer): Supprimer les objets (composant, groupe de composants, fils, etc.) en les cliquant ou en les entourant par une boite dessinée à la souris.

Duplicate (Dupliquer): Dupliquer les objets (composant, groupe de composants, fils, etc.) en les cliquant ou en les entourant par une boite dessinée à la souris.

Move (Bouger): sélectionner les objets (composant, groupe de composants, fils, etc.) en les cliquant ou en les entourant par une boite dessinée à la souris; puis déplacer la sélection avec la souris.

Drag (Tirer): sélectionner les objets (composant, groupe de composants, fils, etc.) en les cliquant ou en les entourant par une boite dessinée à la souris; puis déplacer la sélection avec la souris. Les liaisons sont conservées. Cela ne marche bien que pour des mouvements latéraux

2.3 Unités

Il n'est pas nécessaire de préciser l'unité quand on entre la valeur numérique d'un composant (si on met 1000 pour une résistance LTSpice « sait » qu'il s'agit d'une résistance).

En revanche on a souvent besoin des préfixes milli-, kilo, micro- En voici la liste :

f ou F	femto
p ou P	pico
n ou N	nano
u ou U	micro
m ou M	milli
k ou K	kilo
Meg ou MEG	méga

Attention au piège de M : ce n'est pas le symbole de Méga !

Exemple pour une capacité de 100 nF: 100n ou 0.1u.

Dessinez le schéma du circuit RC de la figure 2.

On utilisera les paramètres suivants pour configurer la source de tension (la partie *Small signal AC analysis* n'est nécessaire que si on veut par la suite tracer le diagramme de Bode).

Independent Voltage Source - V1	×					
Functions (none) PULSE(V1 V2 Tdelay Trise Tfall Ton Period Noycles) PULSE(V1 V2 Tdelay Trise Tfall Ton Period Noycles)	DC Value DC value: Make this information visible on schematic:					
Silve(vorrise vamp ring 1d ineta rni incycles) EXP(V1 V2 Td1 Tau1 Td2 Tau2) SFFM(Voff Vamp Fcar MDI Fsig) PWL\tstructure PWL\tstructure PWL\tstructure	Small signal AC analysis(AC) AC Amplitude: 1 AC Phase: Make this information visible on schematic: 1					
DC offset[V]: 0 Amplitude[V]: 2 Freq[Hz]: 1k	Parastic Properties Series Resistance[Ω]: Parallel Capacitance[F]: Make this information visible on schematic: 🗹					
Tdelay[s]: Theta[1/s]: Phi[deg]: Ncycles:						
Additional PWL Points Make this information visible on schematic:	Cancel OK					

2.4 Cas d'un circuit intégré actif

Dans le cas d'un ALI par exemple, il est nécessaire de l'alimenter. Si on veut le faire en ± 15 V, on peut par exemple faire comme cela (exemple avec le LT1055) :



On voit que cela surcharge le schéma qui risque de devenir illisible, surtout s'il y a beaucoup de composant actifs. On préférera créer deux points équipotentiels que l'on appellera par exemple +Vcc et -Vcc et qui seront donc aux potentiels +15 V et -15 V partout dans le schéma.



3 Simulation

3.1 Paramétrage de la simulation

Ouvrir la fenêtre de configuration de la simulation en allant dans *Simulate/Edit Simulation Cmd*. Une fenêtre s'ouvre. Les deux types de simulation que nous utiliserons le plus sont : la simulation temporelle (onglet *Transient*) et la simulation fréquentielle (diagramme de Bode), onglet *AC analysis*.

Transient				DOT (D.C			
Transient	AC Analysis	DC sweep	Noise	DC Transfer	DC op pnt			
	Perf	orm a non-lin	ear, time	domain simulat	tion.			
				Stop time:	10m			
		Time	e to start	saving data:				
			Maximu	m Timestep:				
Start external DC supply voltages at 0V:								
Stop simulating if steady state is detected:								
Don't reset T=0 when steady state is detected:								
Step the load current source:								
	:	Skip initial op	erating p	oint solution:				
Syntax: tran <tstop> [<option> [<option>]]</option></option></tstop>								
urani ium								

3.2 Simulation temporelle

Dans la case *Stop time*, entrez la valeur 10 m (cela demande évidemment un petit calcul de période). Puis appuyez sur *Ok*: la fenêtre se divise en deux avec une partie graphique.



Pour ajouter une courbe, on peut promener la souris à l'endroit voulu sur le circuit (par exemple In et Out ici) et cliquer pour tracer.



On peut aussi utiliser le menu Plot settings qui contient de nombreuses options.

3.3 Simulation fréquentielle

Rouvrir la fenêtre de configuration. Cliquer sur l'onglet AC analysis. Et entrez les valeurs suivantes :

🗸 Edit Sin	nulation Com	mand					×
Transient	AC Analysis	DC sweep	Noise	DC Transfer	DC op pnt		
Compute	the small signa	I AC behavio	r of the c point.	ircuit linearized	about its D	C operating	
		Type of	f sweep:	Decade	\sim		
Number of points per decade: 100							
		Start fre	quency:	1			
		Stop fre	quency:	100k			
Syntax: .ac <oct, dec,="" lin=""> <npoints> <startfreq> <endfreq></endfreq></startfreq></npoints></oct,>							
Lac dec 10					14		_
	Car	cel		1 0	K		

Lancez la simulation. Allez ensuite dans *Plot Settings/Add Trace*. Et entrez V_{out}/V_{in} comme ci-dessous :

Add Traces to Plot		×
Available data:	Only list traces matching	OK Cancel
V(n) V(out) I(C1) I(C1) I(V1) I(V1) frequency		
Expression(s) to add:		
V(out)/V(in)		
Auto Range		

Remarque : dans la configuration de la source de tension, si on a bien choisi 1 V pour *Small signal AC analysis*, on peut ne tracer que V_{out} .

On observe alors le diagramme de Bode :

